

表八六六 單晶矽及多晶矽模組之電壓修正係數

周圍溫度 (°C)	周圍溫度低於 25°C 之修正係數 ^註
24 - 20	1.02
19 - 15	1.04
14 - 10	1.06
9 - 5	1.08
4 - 0	1.10
-1 - -5	1.12
-6 - -10	1.14
-11 - -15	1.16
-16 - -20	1.18
-21 - -25	1.20
-26 - -30	1.21
-31 - -35	1.23
-36 - -40	1.25
註：以本表所列修正係數乘以額定開路電壓。	